Atklāta konkura ar identifikācijas Nr. RTU-2015/39

Nolikuma 3.1.pielikums

**Finanšu piedāvājums (forma)**

**1.iepirkuma daļa “Integrālo shēmu izstrādes rīku komplekti (2 komplekti)”**

<Vietas nosaukums>, <gads>, <datums>, <mēnesis>

Pretendents < Nosaukums> ir iepazinies ar Rīgas Tehniskās universitātes organizētā atklātā konkursa “Integrālo shēmu izstrādes rīku komplekta, FPGA aparatūrisko izstrādes rīku piegāde Rīgas Tehniskās universitātes vajadzībām Eiropas Reģionālās attīstības fonda līdzfinansētā projekta „(IKSA CENTRS) Informācijas, komunikāciju un signālapstrādes tehnoloģiju valsts nozīmes pētniecības centra izveide” (vienošanās Nr.2011/0044/2DP/2.1.1.3.1./11/IPIA/VIAA/006) aktivitāšu ietvaros”, iepirkuma ID Nr. RTU-2015/39 nolikumu un iesniedz šādu finanšu piedāvājumu:

Pielietojums: Integrālo shēmu izstrāde/pētniecība/testēšana

1. komplekta saturs:

1. Integrālo shēmu izstrādes rīku kopa *CADENCE* vai ekvivalents (2 licences)
2. Integrālo shēmu izstrādes rīku kopa *Synopsis* vai ekvivalents (1 licences)
3. Integrālo shēmu izstrādes rīku kopa *Mentor Graphics* vai ekvivalents (2 licences).

2. komplekta saturs:

1. *Xilinx* FPGA un CPLD integrālo shēmu izstrādes rīku kopa (1 licence).
2. *Altera* FPGA un CPLD integrālo shēmu izstrādes rīku kopa (1 licence).
3. Integrālo shēmu izstrādes rīku kopa *Tanner Tools Pro* vai ekvivalents (1 licence).

|  |  |  |
| --- | --- | --- |
| **Preces nosaukums** | **Nepieciešamais skaits** | **Finanšu piedāvājums\*** |
| **Integrālo shēmu Izstrādes rīku kopa *CADENCE* vai ekvivalents** | **Vienas licences cena EUR bez PVN** | **Cena kopā EUR bez PVN** | **PVN** | **Kopējā cena EUR ar PVN** |
| 2 gab. licences**\*\*** |  |  |  |  |
| **Integrālo shēmu izstrādes rīku kopa *Synopsis* vai ekvivalents** | 1gab. licences**\*\*** |  |  |  |  |
| **Integrālo shēmu izstrādes rīku kopa *Mentor Graphics* vai ekvivalents** | 2 gab. licences**\*\*** |  |  |  |  |
| ***Xilinx* FPGA un CPLD integrālo shēmu izstrādes rīku kopa** |  1 gab. licence |  |  |  |  |
| ***Altera* FPGA un CPLD integrālo shēmu izstrādes rīku kopa** | 1 gab. licence |  |  |  |  |
| **Integrālo shēmu izstrādes rīku kopa *Tanner Tools Pro* vai ekvivalents** | 1 gab. licence\*\* |  |  |  |  |
| **Kopējā cena EUR bez PVN par visām pozīcijām** |  |

*\* Cena norādāma ar visiem nodokļiem un nodevām, ar ko var tikt aplikts iepirkuma priekšmets, izņemot PVN, ar precizitāti 2 (divas) zīmes aiz komata. Piedāvātajā cenā ir ietvertas visas iespējamās izmaksas, kas saistītas ar paredzamā iepirkuma līguma pilnīgu izpildi, tajā skaitā iespējamie sadārdzinājumi un visi riski.*

\*\* **Pasūtītājam pēc piedāvājuma saņemšanas un pirms līguma noslēgšanas ir tiesības atteikties no 1.iepirkuma daļas atsevišķām pozīcijām,** šādā secībā:

1. 1.komplekta 2.pozīcijas **“**Integrālo shēmu izstrādes rīku kopa Synopsis vai ekvivalents”;
2. 2.komplekta 3.pozīcijas “Integrālo shēmu izstrādes rīku kopa *Tanner Tools Pro* vai ekvivalents”;
3. 2.komplekta 2.pozīcijas “Altera FPGA un CPLD integrālo shēmu izstrādes rīku kopa”;
4. 2.komplekta 1.pozīcijas “Xilinx FPGA un CPLD integrālo shēmu izstrādes rīku kopa”.

Ar šo apstiprinām un garantējam, ka cenā ir iekļautas visas izmaksas, kas saistītas ar iepirkuma līguma izpildīšanu, tajā skaitā visi Latvijas Republikas normatīvajos aktos paredzētie nodokļi un nodevas, izņemot pievienotās vērtības nodokli;

Pretendenta pārstāvja amats, vārds, uzvārds:

Paraksts: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_