Atklāta konkura ar identifikācijas Nr. RTU-2015/39

Nolikuma 3.3.pielikums

**Finanšu piedāvājums (forma)**

**3.iepirkuma daļa “FPGA aparaturiskie izstrādes rīki 2”** FPGA aparatūrisko izstrādes rīku kompleta daļa

<Vietas nosaukums>, <gads>, <datums>, <mēnesis>

Pretendents < Nosaukums> ir iepazinies ar Rīgas Tehniskās universitātes organizētā atklātā konkursa “Integrālo shēmu izstrādes rīku komplekta, FPGA aparatūrisko izstrādes rīku piegāde Rīgas Tehniskās universitātes vajadzībām Eiropas Reģionālās attīstības fonda līdzfinansētā projekta „(IKSA CENTRS) Informācijas, komunikāciju un signālapstrādes tehnoloģiju valsts nozīmes pētniecības centra izveide” (vienošanās Nr.2011/0044/2DP/2.1.1.3.1./11/IPIA/VIAA/006) aktivitāšu ietvaros”, iepirkuma ID Nr. RTU-2015/39 nolikumu un iesniedz šādu finanšu piedāvājumu:

Komplekts satur:

1. Xilinx Virtex-7 izstrādes modulis VC707 vai ekvivalents 2.gab.
2. Xilinx Zynq-7000 FPGA bazēts SoC ZC706 izstrādes modulis vai ekvivalents 2.gab

|  |  |  |
| --- | --- | --- |
| **Preces nosaukums** | **Nepieciešamais skaits** | **Finanšu piedāvājums\*** |
| **Xilinx Virtex-7 izstrādes modulis VC707 vai ekvivalents** | **Vienas vienības cena EUR bez PVN** | **Komplekta cena kopā EUR bez PVN** | **PVN** | **Kopējā cena (komplekta) EUR kopā ar PVN** |
| 2 gab. |  |  |  |  |
| **Xilinx Zynq-7000 FPGA bazēts SoC ZC706 izstrādes modulis vai ekvivalents** | 2 gab. |  |

*\* Cena norādāma ar visiem nodokļiem un nodevām, ar ko var tikt aplikts iepirkuma priekšmets, izņemot PVN, ar precizitāti 2 (divas) zīmes aiz komata. Piedāvātajā cenā ir ietvertas visas iespējamās izmaksas, kas saistītas ar paredzamā iepirkuma līguma pilnīgu izpildi, tajā skaitā iespējamie sadārdzinājumi un visi riski.*

Ar šo apstiprinām un garantējam, ka cenā ir iekļautas visas izmaksas, kas saistītas ar iepirkuma līguma izpildīšanu, tajā skaitā visi Latvijas Republikas normatīvajos aktos paredzētie nodokļi un nodevas, izņemot pievienotās vērtības nodokli;

Pretendenta pārstāvja amats, vārds, uzvārds:

Paraksts: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_